

Углубление самоконтроля контрольно-проверочной аппаратуры изделий систем управления: самоконтроль плат аналогового ввода до конечной сборки аппаратуры

Часть 2

С. Белов¹

УДК 621.317.799 + 53.089.6 + 53.087.4 + 004.42 | ВАК 2.2.8

В первой части статьи [1] в рамках работ по углублению самоконтроля контрольно-проверочной аппаратуры (далее – КПА) изделий систем управления (далее – ИСУ) была обоснована необходимость введения в состав проверок дополнительного этапа: проверки плат аналогового ввода (далее – ПАВ) в составе КПА до использования стандартных тестов самоконтроля КПА. Была предложена методика проверки, приведены состав обеспечивающих ее аппаратно-программных средств и общие результаты макетирования рабочего места для проведения данной проверки.

В данном материале процесс макетирования освещен более подробно. Актуальность статьи обусловлена тем, что правильная постановка макетирования позволяет не только подтвердить пригодность создаваемого инструмента контроля для выполнения изначально поставленных перед ним задач, но и сформировать точное понимание границ его применимости, то есть глубины и достоверности проверок и настроек объекта контроля, проводимых с его помощью.

ВВЕДЕНИЕ

Основными преимуществами, которые дает предложенная в [1] методика проверки ПАВ в составе КПА по сравнению с переходом к самоконтролю собранной КПА сразу после автономной проверки ПАВ по инструкции производителя, являются:

- исключение ошибок человеческого фактора при монтаже делителей напряжения на плату, ее калибровке, проверке функционирования;
- обеспечение возможности автоматического расчета масштабных коэффициентов с точностью до 5-го знака включительно без использования лабораторного оборудования;
- получение значений сопротивления каналов ПАВ.

Были разработаны диагностическая печатная плата (далее – ДПП) [2] и ПО [3]. Произведено макетирование

рабочего места, основу которого составили ДПП с ее источником питания, тестовая ЭВМ, тестируемая ПАВ. Для удобства описания тесты и исследования, выполненные в ходе макетирования, выделены отдельными пунктами в соответствии с их целевым назначением, вне зависимости от реальной последовательности их проведения.

ОЦЕНКА ПОМЕХИ В ЗНАЧЕНИЯХ ПАВ ПРИ ИЗМЕРЕНИИ ЕЮ СИГНАЛОВ С ДПП

До написания собственного ПО была предпринята попытка использовать ПО производителя (Advantech Device Manager). Однако это привело к наблюдению на экране помехи: флюктуации напряжения 0,024 В [1]. Потребовалось определить происхождение помехи (ПО, источник питания ДПП, ДПП или сама ПАВ) и установить величину максимальных флюктуаций напряжения на канале ($U_{\text{разброса максимальное}}$).

¹ АО «ГосНИИП», ведущий инженер, for-work2016@mail.ru.

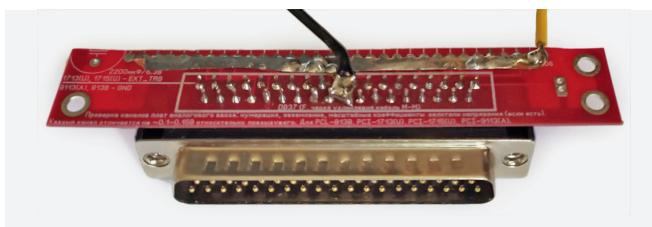


Рис. 1. Внешний вид ДПП2. 32 канала соединены между собой, 4 CND соединены между собой. EXT_TRG не подключен ни к одной из групп

Для решения указанной задачи была создана другая ДПП (далее – ДПП2), в которой все 32 канала ПАВ соединены друг с другом (рис. 1), и написана отдельная технологическая программа, с помощью которой измерялось $U_{\text{разброса}}$ максимальное при различных комбинациях ДПП, ДПП2, источника питания DSA-0131F-05 – и ПАВ как измерителя.

Были получены следующие результаты:

- ДПП2: 0 В;
- ДПП2 + источник (не в сети): 0,0189 В;
- ДПП2 + источник (в сети): 0,0322 В;
- ДПП: 0 В;
- ДПП + источник (не в сети): 0,00244 В;
- ДПП + источник (в сети): 0,0138 В;
- дополнительно ДПП2 + источник другого типа – Gwinstek SPS-3610 (в сети): 0,0161 В.

Частота проводимых измерений – до 834 Гц (на ядре Intel Core2Duo E4500 2,2 ГГц, Windows XP SP2) и до 1082 Гц (то же ядро, Windows XP RealTime Edition [4]). Оптимальное опорное напряжение по критерию точности измерения вычислялось автоматически для каждого отдельного канала ПАВ. Пример работы ПО и выдаваемая им информация показаны на рис. 2.

Полученные с помощью ПО массивы данных и их анализ соответствующими математическими инструментами позволили сделать выводы:

- ПАВ откалибрована корректно, все зафиксированные помехи происходят от источника питания ДПП;
- в максимальную помеху ДПП 0,0138 В ($U_{\text{разброса максимальное}}$) входит помеха от источника питания, обычный и температурный шумы резисторов, смещение нуля и сторонние наводки. Средняя флуктуация напряжения ($U_{\text{разбр.ср.}}$) оказалась в 2,43–7,11 раз меньше максимальной – что делает максимальную помеху при усреднении данных ничтожной;
- конденсаторы емкостью 6 600 мкФ дополнительно сглаживают считываемую ПАВ помеху – хотя их емкость ничтожна, исходя из формулы расчета сглаживающего конденсатора как ФНЧ [5]. Именно конденсаторы сглаживают $U_{\text{разброса максимальное}}$ до 0,0138 В, без них – 0,0216 В.

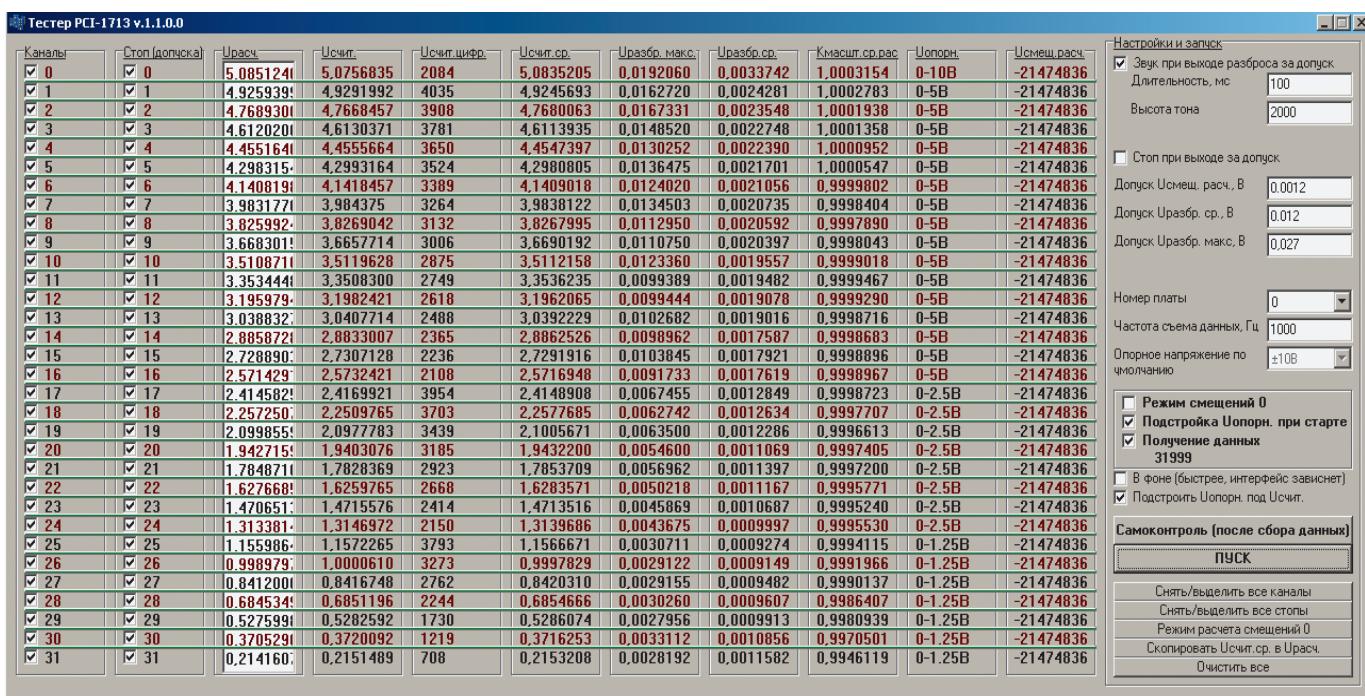


Рис. 2. Пример полученных значений с ПАВ Advantech PCI-1713U, без делителей напряжения в составе ПАВ, ДПП + источник (в сети)

ОПРЕДЕЛЕНИЕ ДОПУСТИМОЙ ПОГРЕШНОСТИ ДЕЛИТЕЛЯ НАПРЯЖЕНИЯ В СОСТАВЕ ДПП

В ДПП погрешность резисторов $R_{\text{делит}}$ должна вычисляться исходя из практически полученного $U_{\text{разброса максимальное}} = 0,0138 \text{ В}$. Погрешность R должна обеспечивать разницу напряжений между каналами ПАВ больше данной величины, поскольку только в этом случае можно гарантировать достоверность проверки независимости каналов ПАВ друг от друга и качества работы делителей напряжения ПАВ. При средней расчетной разнице напряжений между каналами 0,156 В теоретическая допустимая погрешность $R_{\text{делит}}$ составляет $\pm 2 \cdot 1130\%$ (удвоение за счет параллельного соединения резисторов).

Действительно, при использовании в ДПП резисторов 2,26 Ом на канал вместо 0,2 Ом (максимальное приближение к допустимой погрешности в большую сторону) каналы остаются различимыми друг от друга на величину 0,0142 В, и ПО успешно фиксирует эту величину.

Одномоментная разница напряжений между соседними каналами (с резисторами 0,2 Ом) составила 0,14–0,177 В, среднее значение – 0,158 В.

Усреднение результатов 32 тыс. измерений на тест гарантирует лучшую точность полученных результатов в сравнении с усреднением 10–100 измерений, производимых при самоконтроле КПА, – в том числе, расчета масштабных коэффициентов для делителей напряжения.

Однако если ПАВ содержит делители напряжения, то ситуация меняется. Перерасчет допустимой погрешности $R_{\text{делит}}$, с учетом погрешностей сопротивлений этих делителей, показал значение $\pm 2 \cdot 14,89\%$ – намного меньше $\pm 2 \cdot 1130\%$, рассчитанной без учета делителей напряжения.

Спустя время после сборки ДПП выявилась проблема ненадежности поставщика резисторов. Флуктуация разности напряжений на каналах составила 9%, из чего следует вывод: на AliExpress под видом резисторов 0,2 Ом с погрешностью $\pm 1\%$ продали резисторы с погрешностью $\pm 18\%$. ДПП при этом исправно функционирует, так как погрешность $\pm 29,78\%$ для $R_{\text{делит}}$ не превышена.

ОПРЕДЕЛЕНИЕ НОМИНАЛА ТОКООГРАНИЧИВАЮЩИХ РЕЗИСТОРОВ ДПП В ЦЕПЯХ, ПОДКЛЮЧЕННЫХ К КАНАЛАМ ПАВ

ПАВ способна функционировать в дифференциальном режиме, при котором все четные каналы переключаются в режим GND. Также можно предположить гипотетическую ситуацию, когда ПАВ будет работать в однополюсном режиме, при котором 31 канал будет заземлен, и для измерений используется лишь один канал.

Тогда при токоограничивающих резисторах $R_{(A)}$ 220 Ом, первоначально установленных в черновом варианте ДПП, суммарный ток по заземленным каналам составляет 0,384 А, что не удовлетворяет требованию $I_{\text{делителя}} \geq 10 \cdot I_{\text{нагр}}$ [6]. Поэтому $R_{(A)}$ были заменены на 680 Ом

(0,128 А при погрешности изготовления резисторов 5%), что и отражено в электрической схеме ДПП [1, рис. 1].

ПРОВЕРКА ПРАВИЛЬНОСТИ РЕШЕНИЯ ПО КОНТАКТУ ПАВ Ext_Trg

Тестирование ПАВ с заземленным контактом Ext_Trg показало, что его заземление не влияет на результаты измерений. Однако в ДПП было решено его не заземлять и оставить в неподключенном состоянии: данные о его назначении в открытых источниках не обнаружены, и последствия его использования неизвестны.

ПРОВЕРКА РЕАКЦИИ ДПП НА КРИТИЧЕСКИЕ НЕИСПРАВНОСТИ ПАВ И ЕЕ ДЕЛИТЕЛЕЙ НАПРЯЖЕНИЯ

Был смакетирован разрыв делителя напряжения как потеря сигнала для незаземленного канала ПАВ. ПО обнаружило разрыв в виде паразитного положительного напряжения на канале 0,305 В (в плате PCI-9113A бывает и отрицательным, вплоть до -4 В).

Было произведено испытание ДПП с намеренно раскалиброванной ПАВ – ПО показало ошибку в виде реального смещения нуля.

ОЦЕНКА РАССЧИТАННЫХ МАСШТАБНЫХ КОЭФФИЦИЕНТОВ ДЕЛИТЕЛЕЙ НАПРЯЖЕНИЯ

На рис. 2 в столбце $K_{\text{масшт. ср. рас}}$ показаны значения масштабного коэффициента для делителей напряжения, если они планируются для использования как в составе ПАВ (если присутствуют посадочные места), так и в отдельном блоке сопряжения. В данном случае делителей напряжения на ПАВ не было – указанные коэффициенты приближены к 1.

Автоматически выведенные коэффициенты более точны, чем измеренные вручную. При измерении вручную используется лабораторный источник питания, питание подается на один канал ПАВ, но при этом остальные каналы ПАВ не задействованы, флуктуация напряжения на канале не создается. При проверке ПАВ с помощью ДПП: задействованы все каналы одновременно, присутствует флуктуация в ПАВ от ДПП, что приближает условия измерений к режимам самоконтроля КПА и основной работы КПА. Реальная точность измерений выше за счет 32 тыс. измерений и отсутствия человеческого фактора в виде чтения постоянно меняющихся значений с монитора и выбора единственного правильного значения.

Не должны вводить в заблуждение значения коэффициентов вида 0,9946 (канал A131), подразумевающие якобы точность измерений до двух знаков после запятой включительно (имея в виду, что значение 1 здесь уже получается как результат округления во втором знаке). На практике, после измерения коэффициентов вручную и запуска самоконтроля КПА, эти коэффициенты приходится



Многофункциональные генераторы сигналов произвольной формы **АКИП-3428**



Произвольная
форма



Генератор
импульсов



Векторный
генератор



Генератор
шума



Функциональные
сигналы



Генератор
ПСДП/PRBS

Основные возможности и преимущества

- Двухканальный дифференциальный/несимметричный выход и опциональный 16-битный выход цифровой шины LVDS/LVTL
- Максимальная частота дискретизации сигнала синусоидальной формы 5 Гвыб/с, разрешение по вертикали 14-бит
- Диапазон частот: 350 / 500 МГц / 1 ГГц
- Память 512 МБ
- Опциональный генератор векторных сигналов с максимальной символьной скоростью до 500 Мвыб/с
- Генерация импульсных сигналов с низким уровнем джиттера и минимальной длительностью импульса 1 нс, фронтом/срезом от 1 нс
- Формирование сигнала белого гауссовского шума в полосе частот до 1 ГГц (в зависимости от модели)
- Поддержка псевдослучайной двоичной последовательности (PRBS) до 312,5 Мбит/с

prist.ru

дополнительно регулировать по результатам самоконтроля КПА. В итоге, для канала без резистора, для которого теоретический коэффициент равен 1, вручную выставляется коэффициент вида 1,004 или 0,995, то есть именно результат, автоматически рассчитанный с помощью ПО.

ИЗМЕРЕНИЕ СМЕЩЕНИЯ НУЛЯ

Попытки измерить смещение нуля при поданном напряжении с помощью ПО заканчивались неудачей, так как имеется второе неизвестное в виде масштабного коэффициента.

Запущенное ПО с ДПП с выключенным источником питания показало максимальное смещение нуля 0 В (точная полуавтоматическая калибровка с помощью утилиты Advantech A/D Calibration Wizard), масштабный коэффициент в этом случае принят за единицу.

ОЦЕНКА ИЗМЕРЕНИЯ ВХОДНОГО СОПРОТИВЛЕНИЯ КАНАЛОВ ПАВ. ПОЛУЧЕНИЕ ВОЗМОЖНОСТИ ИСПОЛЬЗОВАТЬ ДПП ДЛЯ ИЗМЕРЕНИЯ ВХОДНОГО СОПРОТИВЛЕНИЯ КАНАЛОВ

Был собран простой тестовый стенд без ДПП для проверки входного сопротивления каналов ПАВ. Постоянное напряжение 5 В с лабораторного источника Gwinsteek SPS-3610 подавалось в канал ПАВ через определенное сопротивление. Падение напряжения на сопротивлении измерялось мультиметром Appa 505. По закону Ома рассчитывалось сопротивление канала ПАВ.

Опыт с платой PCI-1713U показал входное сопротивление канала 5,63–349,92 МОм (плавающее) при заявленном 1 ГОм. При сопротивлении 80 кОм: напряжение, измеренное ПАВ, равно 4,93 В. На резисторе падает 0,07 В – сопротивление канала ПАВ составляет 5,63 МОм. При сопротивлении 10 080 кОм: 4,86 В измерено ПАВ – сопротивление канала ПАВ 349,92 МОм.

Опыт с платой PCI-9113A (изначально с браком при изготовлении) показал аналогичным способом сопротивление канала 80 кОм.

Взяв в расчет это наименьшее значение, получаем следующий вывод: реализация измерения внутреннего сопротивления каналов ПАВ при помощи ДПП и алгоритма, изложенного выше, возможна при замене $R_{(A)}$ 680 Ом на 100 кОм, что освобождает от необходимости тока 1,5 А в делителе ДПП (соблюдение условия $I_{\text{делителя}} \geq 10 \cdot I_{\text{нагр}}$).

Однако если ПАВ имеет в составе свои делители напряжения – эти 100 кОм сильно искажат результаты измерений, сделав ДПП не способной к выполнению своих функций. Таким образом, для измерения внутреннего сопротивления каналов ПАВ требуется другое исполнение платы ДПП. Реализовать оба исполнения на плате 100 × 100 мм, что позволило бы на одной печатной плате смонтировать ДПП для работы в двух режимах, оказалось невозможным.

ПРОЧИЕ МОМЕНТЫ ОТЛАДКИ И МОДЕРНИЗАЦИЯ ДПП С УЧЕТОМ ДАННЫХ, ПОЛУЧЕННЫХ С ПОМОЩЬЮ РАЗРАБОТАННОГО ПО

Дальнейшие действия были направлены на отладку ДПП, в том числе с делителем напряжения:

- были взяты резисторы 39 и 120 кОм для создания делителя напряжения с теоретическим масштабным коэффициентом 4,21621, с учетом реальной погрешности изготовления этих резисторов. Однако на практике был получен коэффициент 4,198. Обнаружилось, что 50 мВ падает на минусовых проводниках ДПП, что искажало напряжение на каналах ПАВ и приводило к неправильному расчету масштабного коэффициента. В итоге проводники были утолщены и сделаны двухслойными. Масштабные коэффициенты стали измеряться точно;
- на практике один из двух параллельных резисторов $R_{\text{делит}}$ 0,2 Ом оказался некачественно припаян к площадке, что привело к искажению напряжения на канале AI4 в большую сторону. В ПО добавлен анализ данной ситуации (кнопка «Самоконтроль») – оно уведомит о неисправности ДПП;
- возможно, есть смысл использовать источник питания с напряжением чуть меньше 5 В, чтобы вместо опорного напряжения 0–10 В на канале AI0 использовать 0–5 В – и так для всех каналов ПАВ. Для этого идеально подходит разъем USB ЭВМ (напряжение при токе 1,5 А понизится до значения <5 В за счет малого сечения проводов и разъемного соединения);
- в ПО есть логическая недоработка: не хватает 64 текстовых полей для ручного ввода значений сопротивлений делителей напряжения в составе ПАВ. Зная неизменные напряжения, генерируемые ДПП, и расчетный масштабный коэффициент, можно проверять ПАВ, не рассчитывая вручную текущее эталонное напряжение для каждого канала ПАВ с уникальным делителем на нем. Также можно не использовать заведомо исправную и точно настроенную ПАВ с делителями для считывания эталонных напряжений, что делает процесс проверки более удобным для проводящего его оператора;
- сделаны прочие доработки, не требующие отражения в материале: например, установлен резистор-разрядник для безопасности оператора.

ФАКТЫ, ЗАФИКСИРОВАННЫЕ В ПРОЦЕССЕ МАКЕТИРОВАНИЯ И НЕ НАШЕДШИЕ ОДНОЗНАЧНОГО ОБЪЯСНЕНИЯ:

- если зациклить измерение напряжения с каналов ПАВ, то раз в несколько часов возникает помеха 0,0756 В по всем каналам сразу (возможно, из-за помехи электросети 230 В / 50 Гц);



Testing & Control

25–27 октября 2022
Москва, Крокус Экспо

19-я Международная выставка
испытательного и контрольно-
измерительного оборудования



testing-control.ru



Измерительное
и метрологическое
оборудование



Оборудование
для лабораторного
контроля



Испытательное
оборудование



Оборудование
для неразрушающего
контроля и технической
диагностики



Производственный
контроль и машинное
зрение



Системы диагностики
и мониторинга

Забронируйте стенд
testing-control.ru



Организатор



Международная
Выставочная
Компания

+7 (495) 252 11 07
control@mvk.ru

- выполнение каждой из функций DRV_MAIConfig и DRV_MAIVoltageIn в составе драйвера Advantech v.2.1.0.0 занимает 602–614 мкс (измерялось процессорными тиками как системой реального времени). При том, что производитель заявляет частоту измерения данных платой PCI-1713U до 100 кГц, в реальности она составляет лишь 1,661 кГц – в 60,2 раза меньше. Для реализации более скоростной работы ПАВ требуется ядро с максимально возможной тактовой частотой или асинхронный режим работы ПАВ, при котором нельзя отслеживать наполнение данных в реальном времени.

ЗАКЛЮЧЕНИЕ

Произведена доработка ДПП для более точной работы с ПАВ после произведенного макетирования, получены дополнительные данные:

- определена эмпирически максимальная помеха ДПП – 0,0138 В, в которую входят помеха с источника питания, обычный и температурный шумы резисторов;
- установлено, что реальная частота ПАВ Advantech PCI-1713U напрямую зависит от частоты ядра центрального процессора и процента его загруженности. Эта величина всегда много меньше максимальной частоты измерений, заявленной производителем;
- рассчитана допустимая погрешность номинала резисторов ДПП $R_{(делит)} \pm 2\cdot14,89\%$, с учетом различных вариантов исполнения ПАВ;
- определен номинал токоограничивающих резисторов ДПП в цепях, подключенных к каналам ПАВ: 680 Ом;
- тестирование ПАВ с заземленным контактом Ext_Trg показало, что его заземление не влияет на результаты измерений;
- проверка реакции ДПП на критические неисправности ПАВ и ее делителей напряжения показала успешное определение разрыва в делителе напряжения и смещения нуля на канале ПАВ;

- уточнен способ оценки рассчитанных с помощью ПО масштабных коэффициентов делителей напряжения;
- выявлена нестабильность входного сопротивления каналов платы Advantech PCI-1713U (5,63–349,92 МОм при заявлении 1 ГОМ). Выявлена неисправность платы ADLINK PCI-9113A (входное сопротивление 80 кОм). В связи с этим, предложен вариант ДПП, ориентированный именно на измерение сопротивления каналов ПАВ.

ЛИТЕРАТУРА *

- Белов С.** Углубление самоконтроля контрольно-проверочной аппаратуры изделий систем управления: самоконтроль плат аналогового ввода до сборки аппаратуры // ЭЛЕКТРОНИКА: Наука, Технология, бизнес. 2022. № 6. С. 94–98.
- Белов С.** Тестер плат аналогового ввода v.5. М.: личный сайт, 2020. [Электронный ресурс] URL: <https://bad-good.ru/attach/archives/equipments/adc-tester.zip>.
- Белов С.** Тестер плат аналогового ввода PCI-1713x v.1.3.0.0. М.: личный сайт, 2020. [Электронный ресурс] URL: https://bad-good.ru/programs.html#pci-1713_test.
- Белов С.** Windows XP и реальное время (23.06.2020). М.: личный сайт, 2020. [Электронный ресурс] URL: <https://bad-good.ru/2020/june/windows-xp-realtime.html>.
- Белов С.** Корректная формула расчета емкости сглаживающего конденсатора (06.04.2016). М.: личный сайт, 2016. [Электронный ресурс] URL: <https://bad-good.ru/2016/april/capacity-voltage.html>.
- ГОСТ 24838-87. Аппаратура радиоэлектронная бытовая. Входные и выходные параметры. М.: ИПК Издательство стандартов, 1990 (табл. 4).

* Тематика самоконтроля КПА была выбрана как перспективная в числе прочего, потому, что анализ порядка 64 тыс. работ на портале Elibrary.ru (по ключевому слову «самоконтроль», 2019 г.) показал отсутствие работ, посвященных самоконтролю стационарной КПА ИСУ. В связи с этим, список содержит мало публикаций по этой тематике, но в нем полностью приведены материалы, использованные при написании данной статьи.

ООО «АК Микротех»

Комплексные решения в области микроэлектронного и микросборочного производства
Поставка, наладка и ремонт технологического оборудования
Отработка и постановка технологических процессов
Обеспечение материалами и комплектующими

WWW.AKMICROTECH.RU +7 (499) 398 0770 SALES@AKMICROTECH.RU

